



EDA 技术实用教程

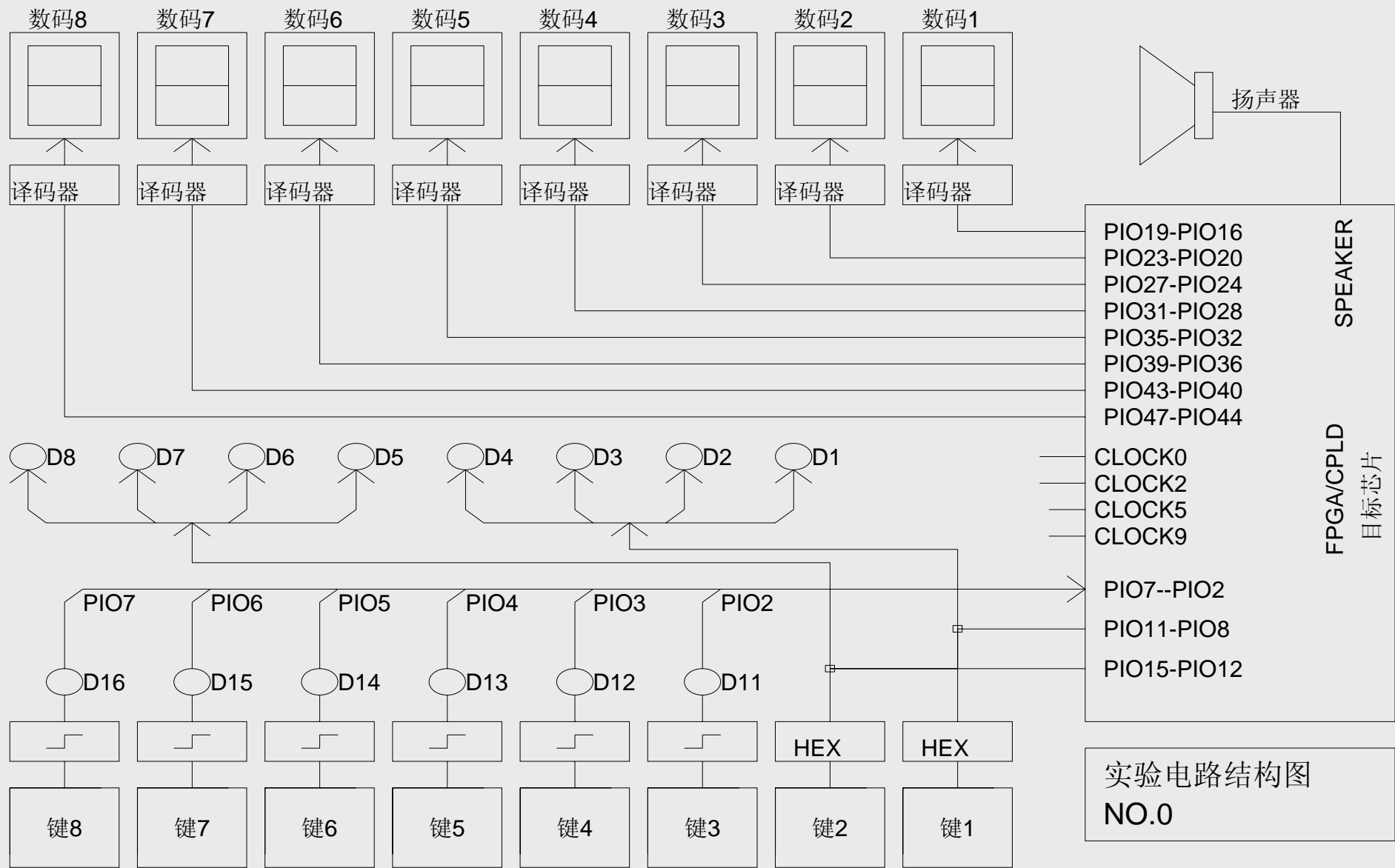
附录

EDA实验系统简介

EDA实验系统简介

- 1、VGA口及其显示电路
- 2、两路120M的高速D/A，一路20M的A/D和3dB带宽大于260MHz高运放
- 3、直流电机与步进电机及其步进细分控制电路
- 4、RS232、PS/2与并行通信接口电路和液晶显示模块
- 5、isp单片机与FPGA接口模块
- 6、配置8051单片机IP核
- 7、FPGA掉电保护配置电路与对配置器件的编程口ByteBlasterII和USB-ByteBlaster
- 8、系统多任务重配置（Multi-task Reconfiguration）电路系统

实验电路结构图



实验电路结构图
NO.0

图2 实验电路结构图NO.0

实验电路结构图

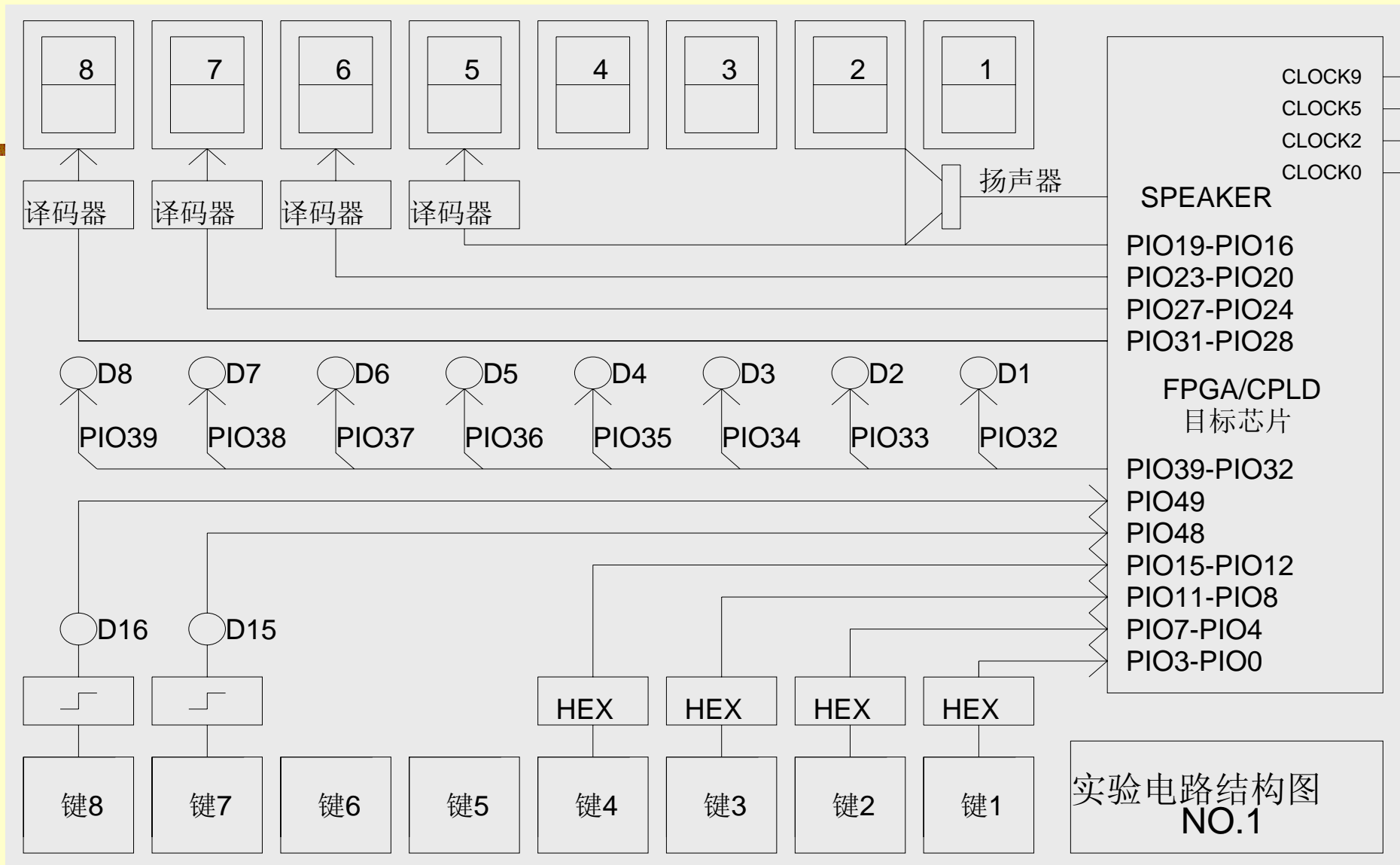


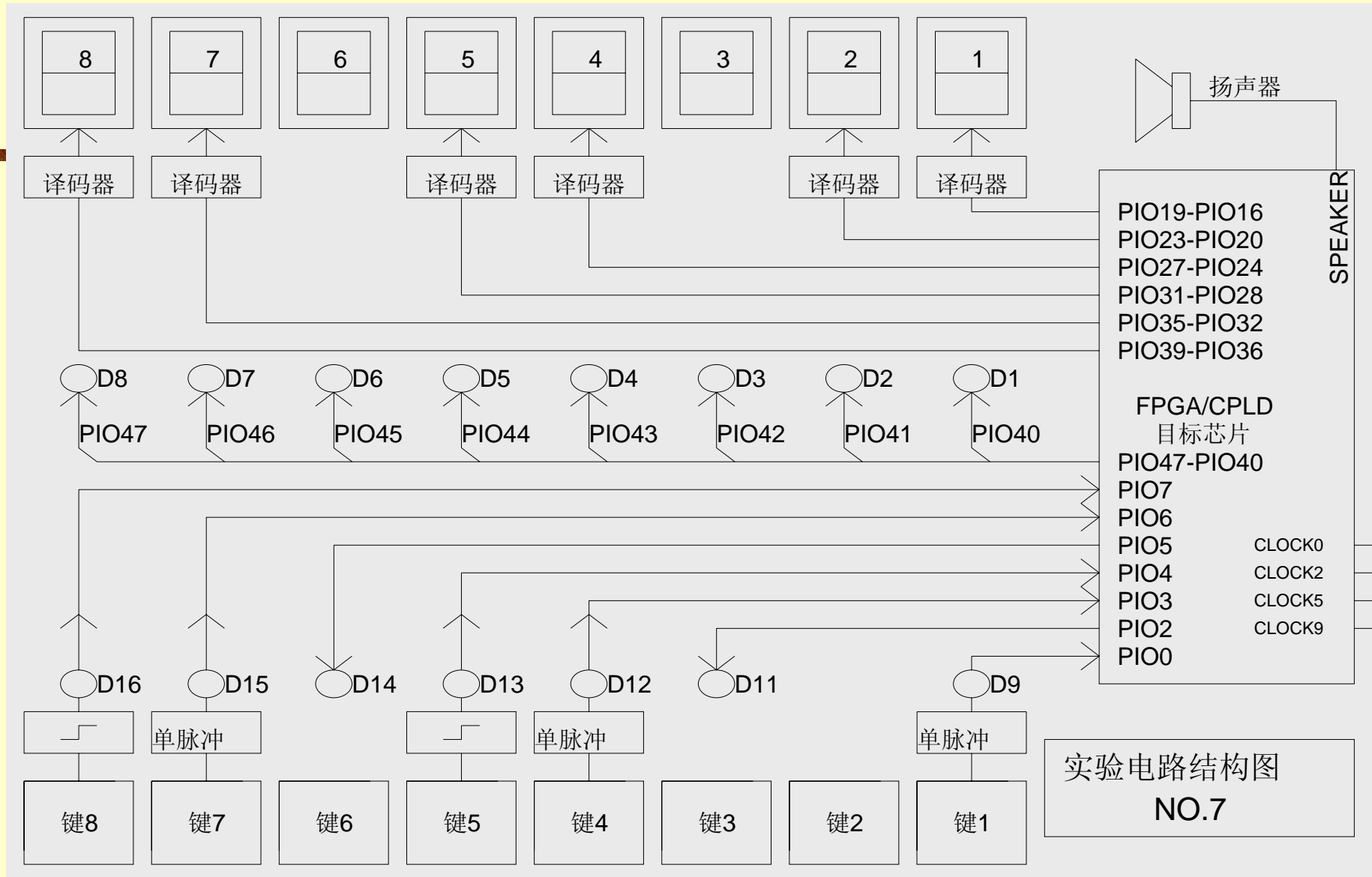
图3 实验电路结构图NO.1

实验电路结构图



图6 实验电路结构图NO.6

实验电路结构图



实验电路结构图
NO.7

图7 实验电路结构图NO.7

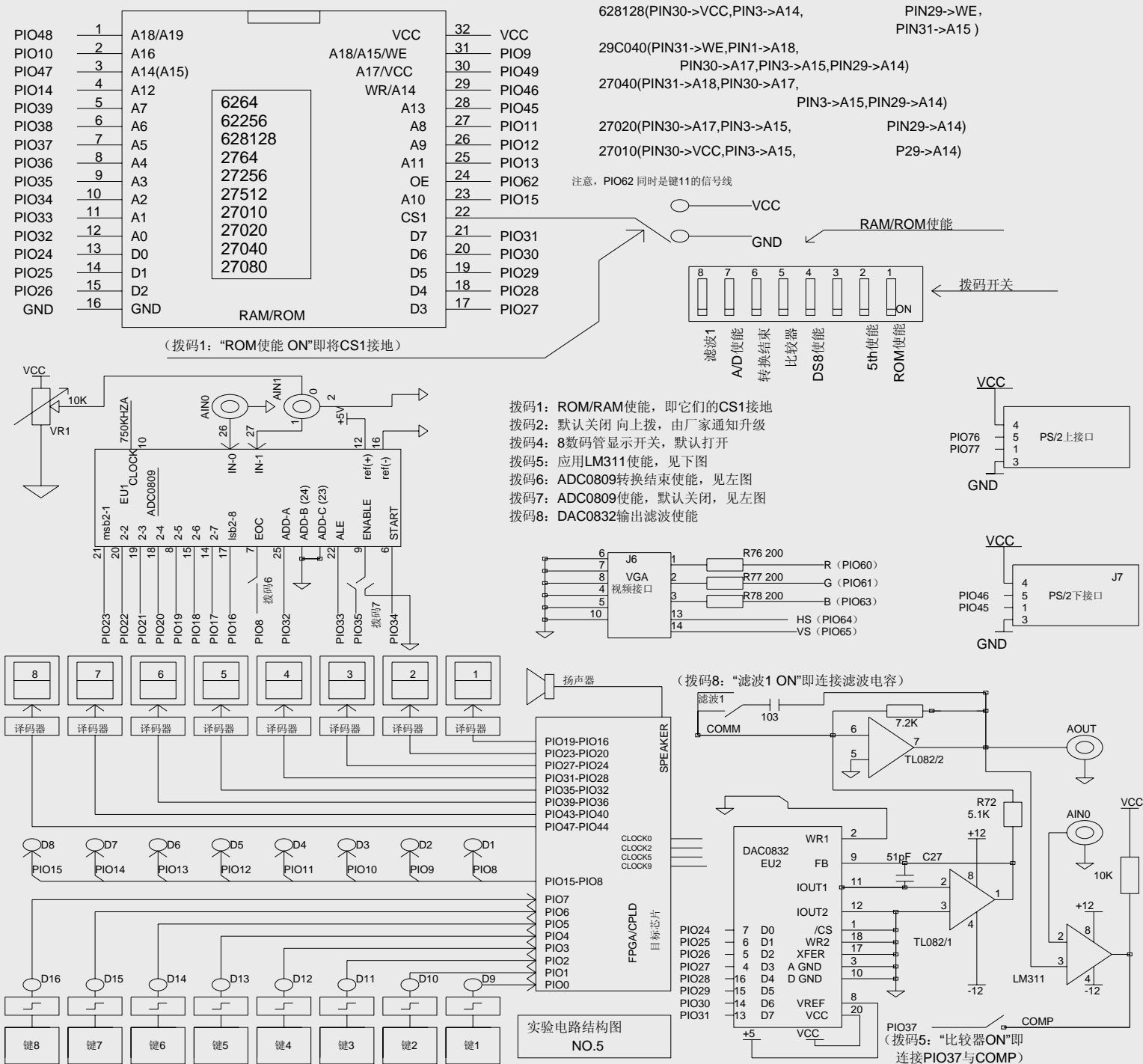


图8 实验电路结构图NO.5



实验电路结构图

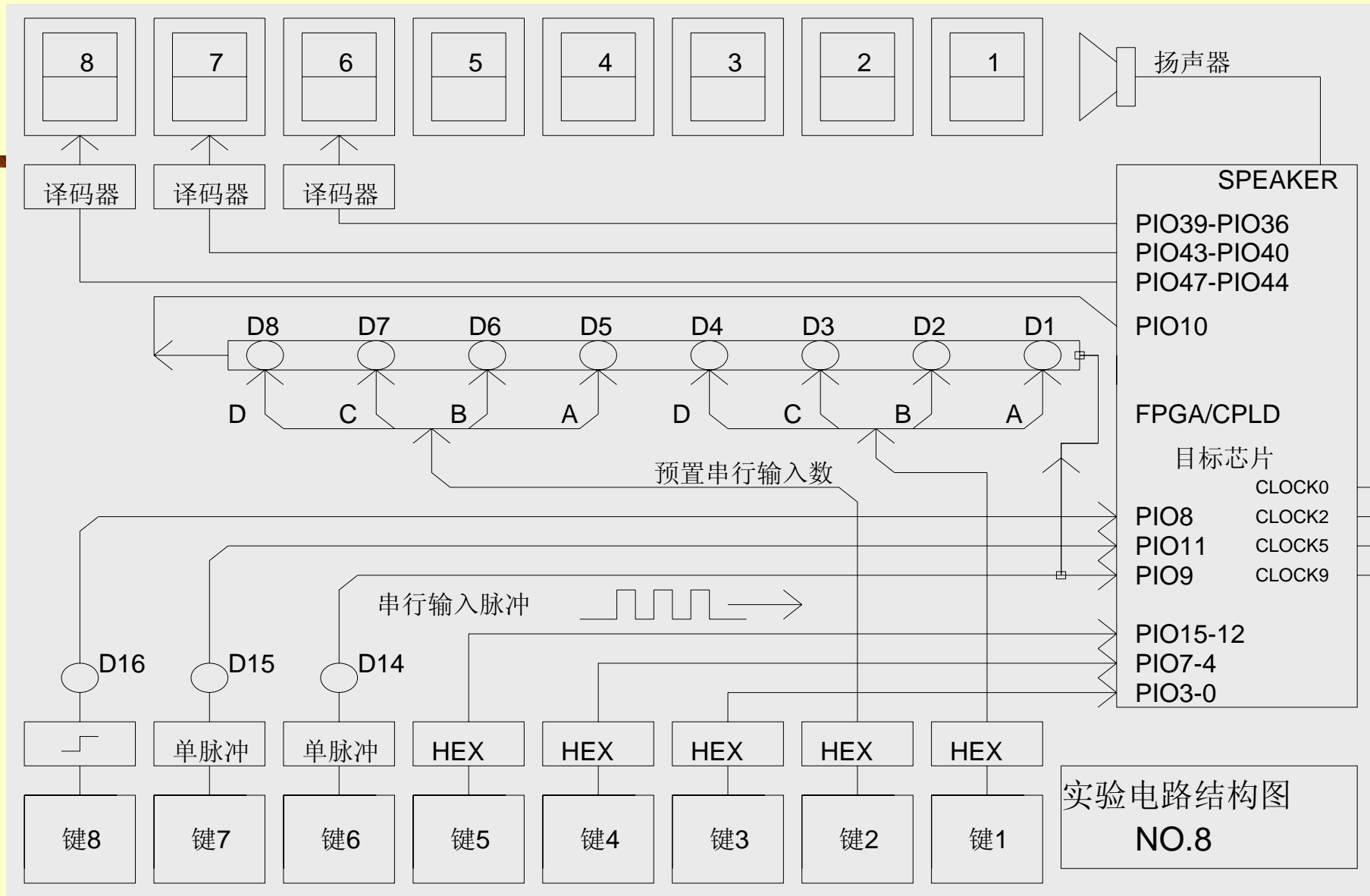


图9 实验电路结构图NO.8

实验电路结构图

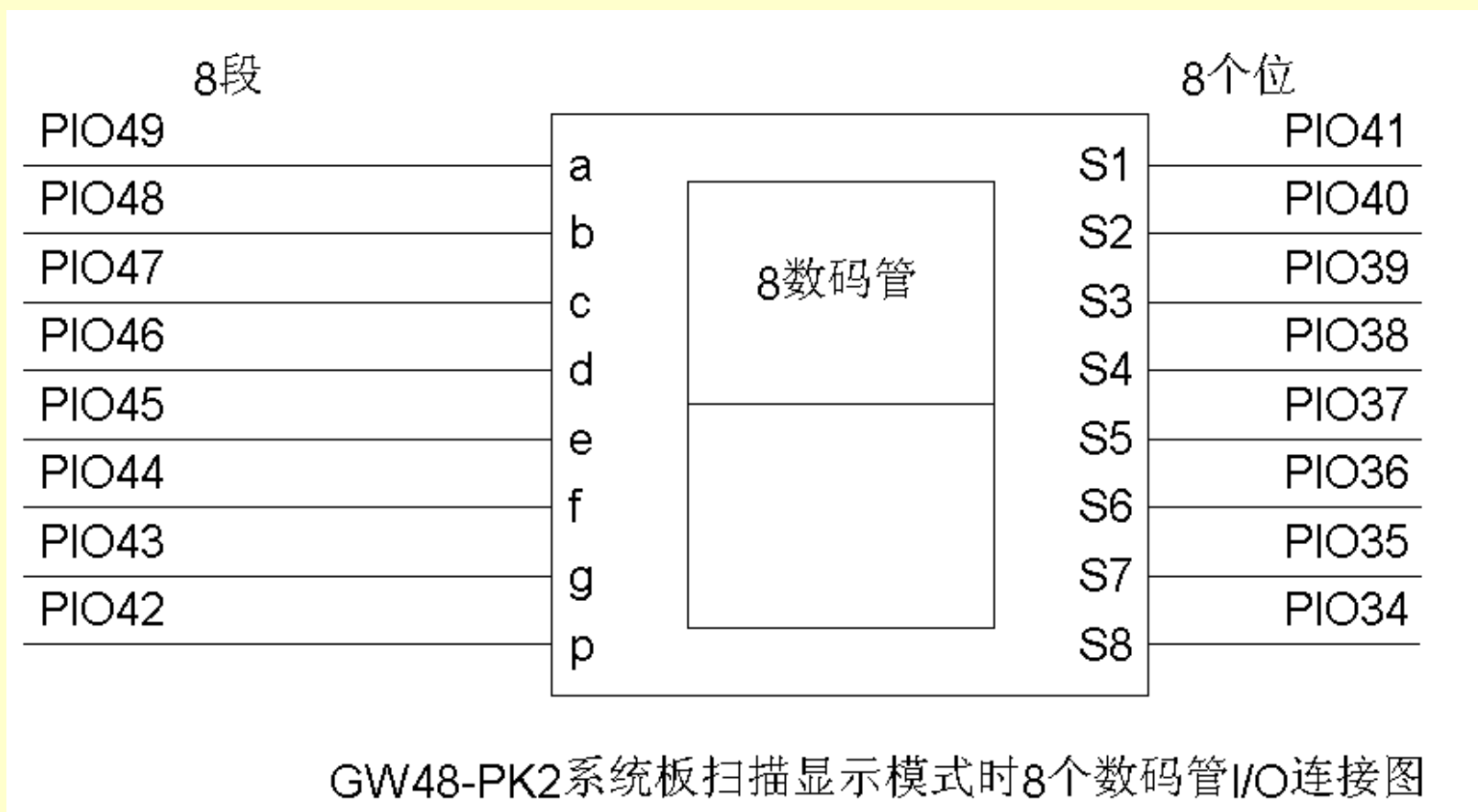


图10 数码管扫描式显示，输入信号高电平有效

实验电路结构图

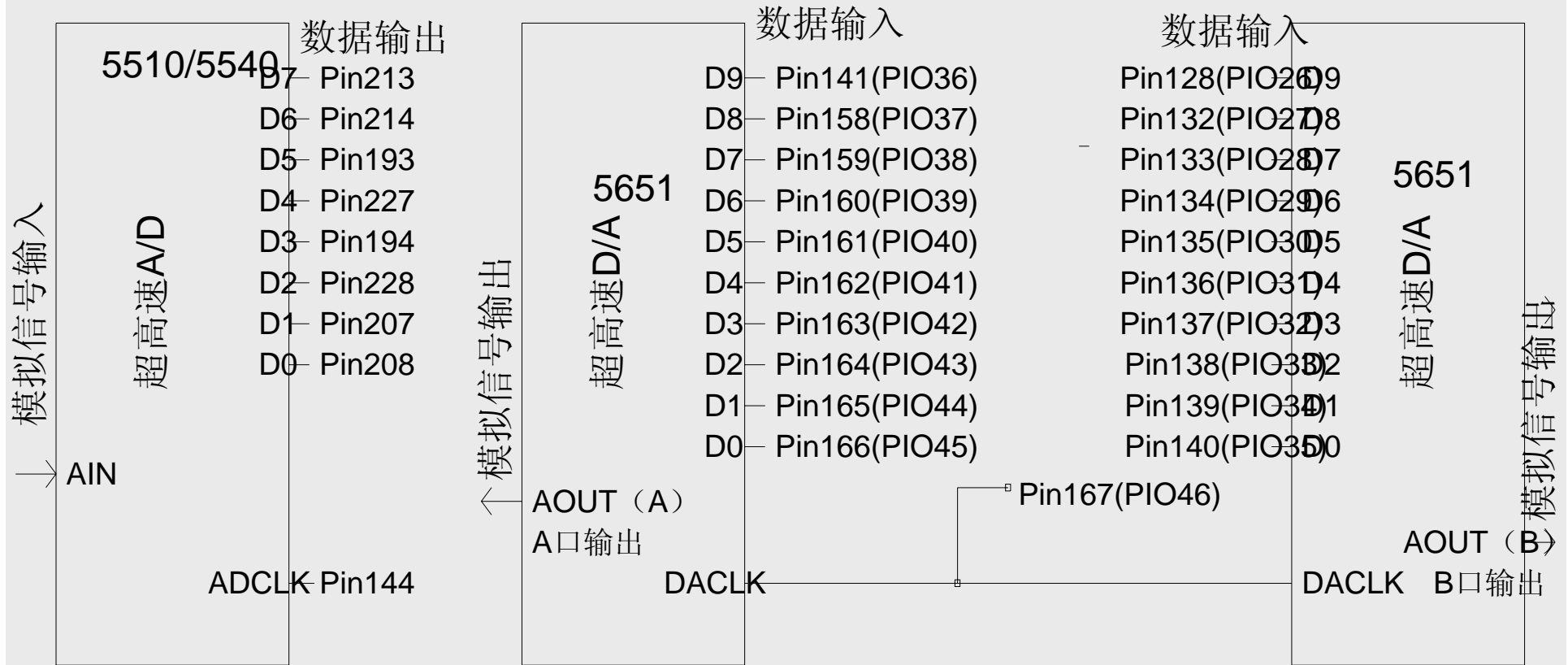


图11 GWAC6/12 板AD_DA 板接口原理图

实验电路结构图

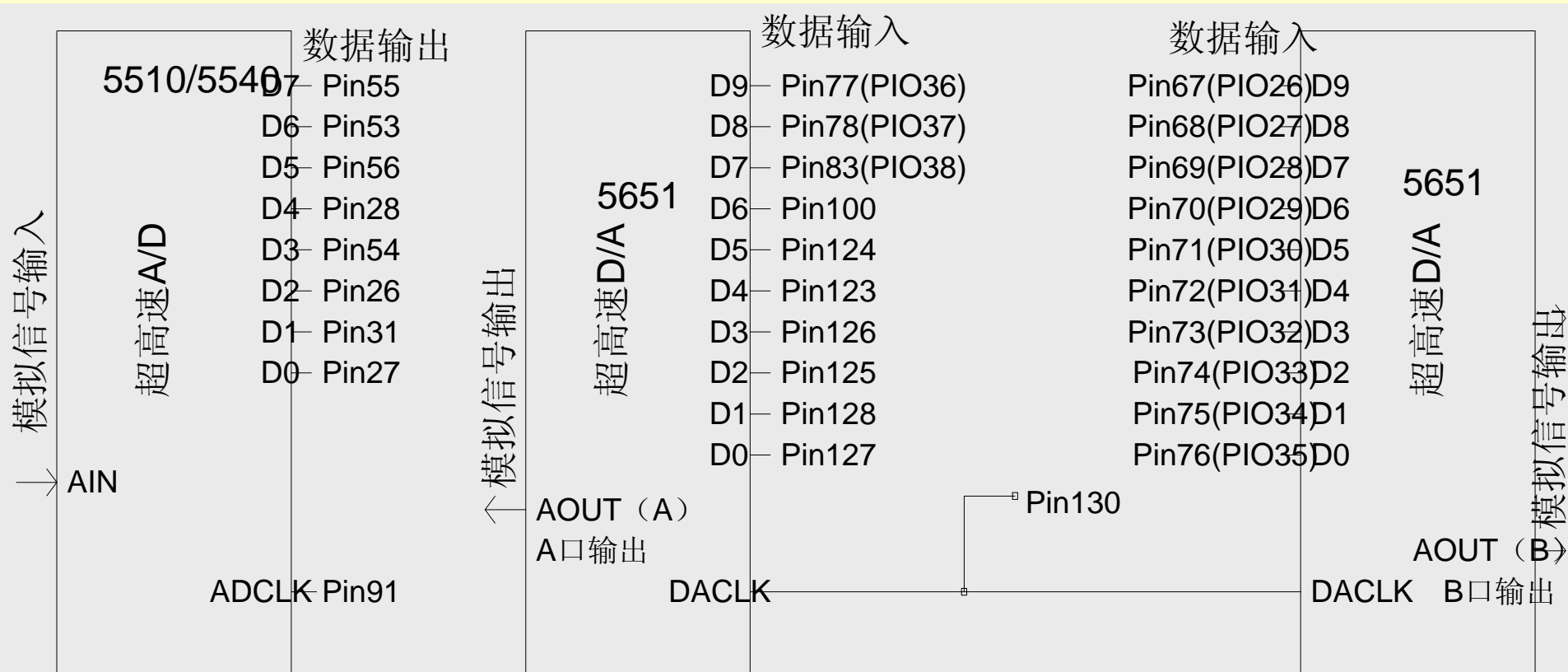


图12 GWAC3板AD_DA 板接口原理图