



附录

EDA开发系统使用简介



EDA开发系统使用简介



图 F1-1 模块化创新设计综合实验系统结构示意图



1.1 KX_7C5E+型EDA/SOPC系统

一、KX-7C5E+系统的主要硬件配置

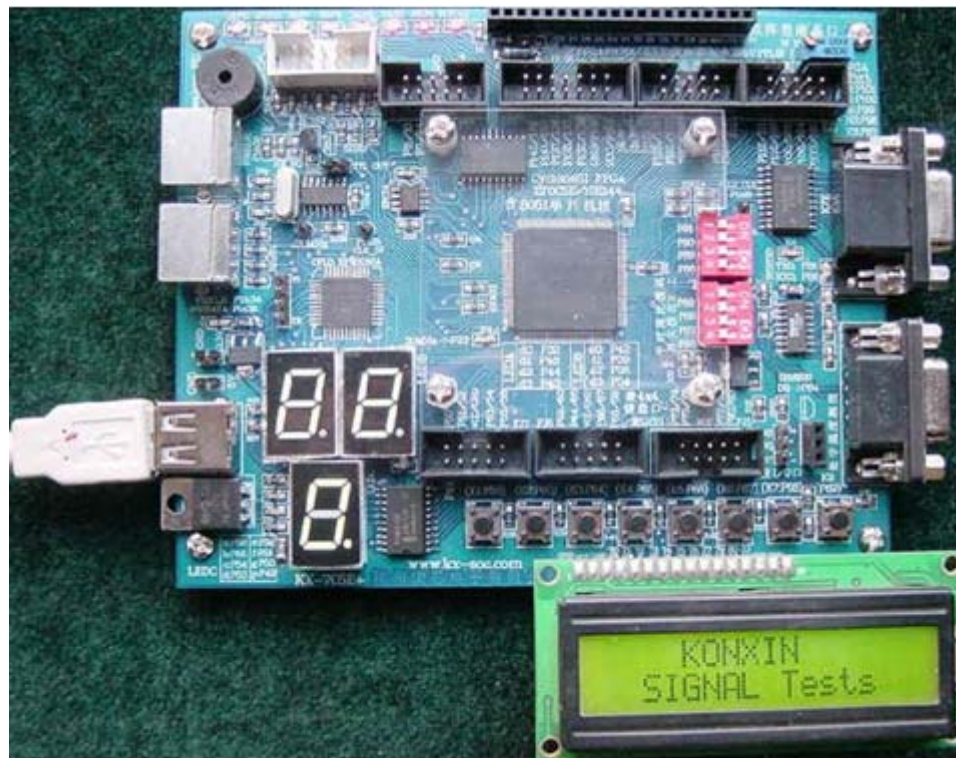


图 F1-2 KX-7C5E+主系统板



1.1 KX_7C5E+型EDA/SOPC系统

二、KX-7C5E+系统软核配置

三、使用简述

- (1) JTAG口及FPGA编程。
- (2) 第1锁相环主时钟输入口。
- (3) 第2锁相环时钟输入口。
- (4) VGA显示口。
- (5) RS232串行通信口。
- (6) PS/2接口。
- (7) 字符型液晶扩展接口。

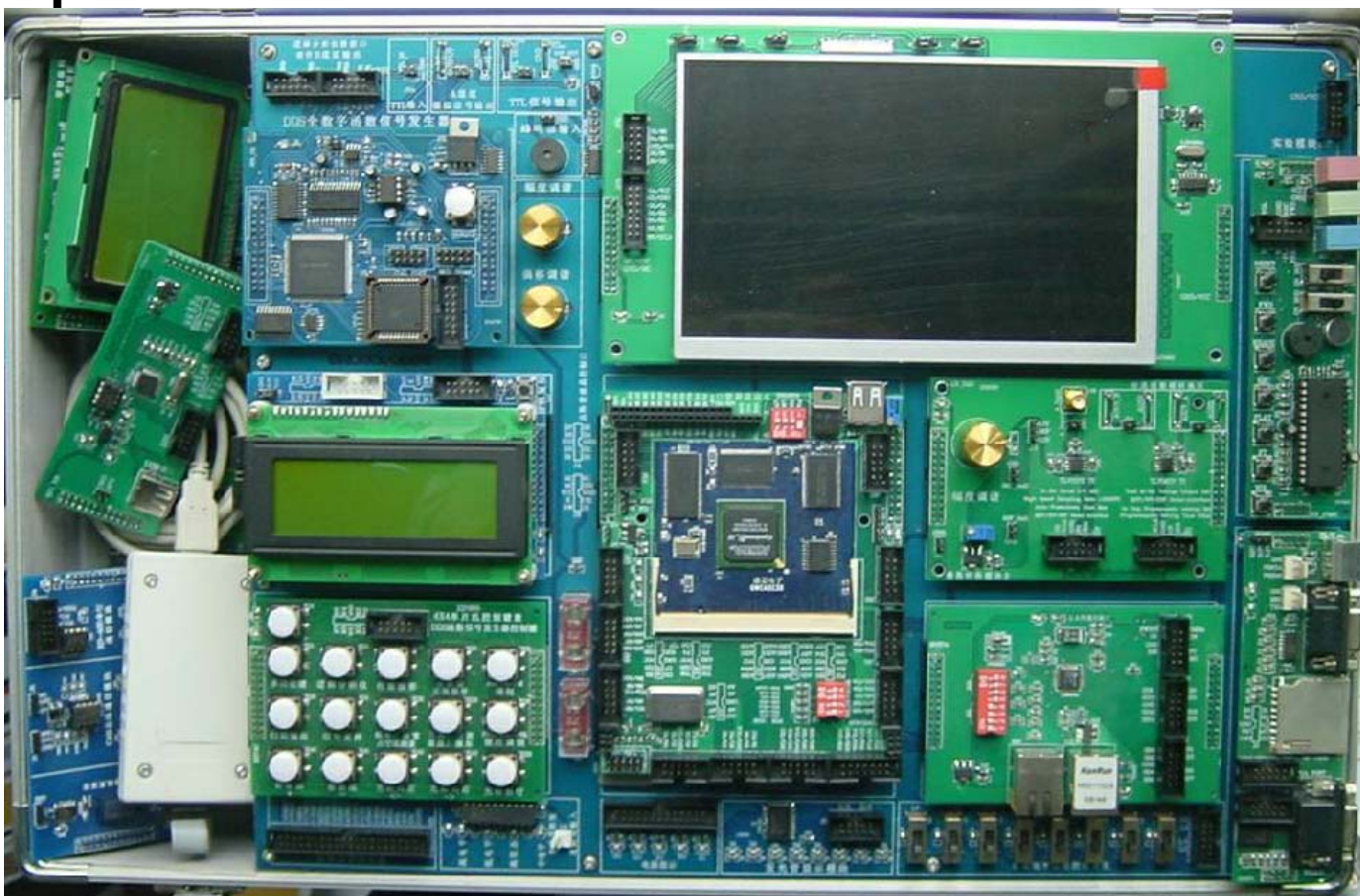


1.1 KX_7C5E+型EDA/SOPC系统

- (8) 点阵型液晶扩展口。
- (9) 彩色液晶接口应用。
- (10) 8键和4X4键盘应用。
- (11) 数字温度器件插口。
- (13) 8发光管。
- (14) 两拨码开关。
- (15) 三数码管。



1.2 KX_DN5/7系列EDA/SOPC系统



图F1-3 KX-DN5/7系列模块自由组合型创新设计综合实验开发系统主系统平台



1.3 EDA实训项目标准扩展模块

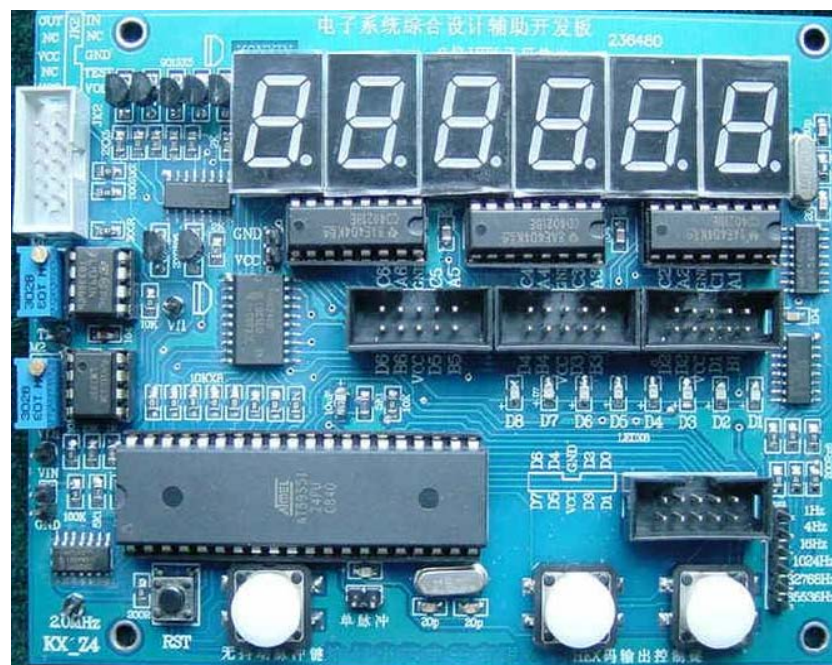
一、控制模块B4使用简述

- (1) 6位HEX16进制码显示。
- (2) 两位16进制码输出。
- (3) 无抖动单脉冲输出。
- (4) 标准频率信号输出。
- (5) 智能逻辑笔和DAC-ADC转换实验模块。



1.3 EDA实训项目标准扩展模块

二、扩展模块B6使用简述

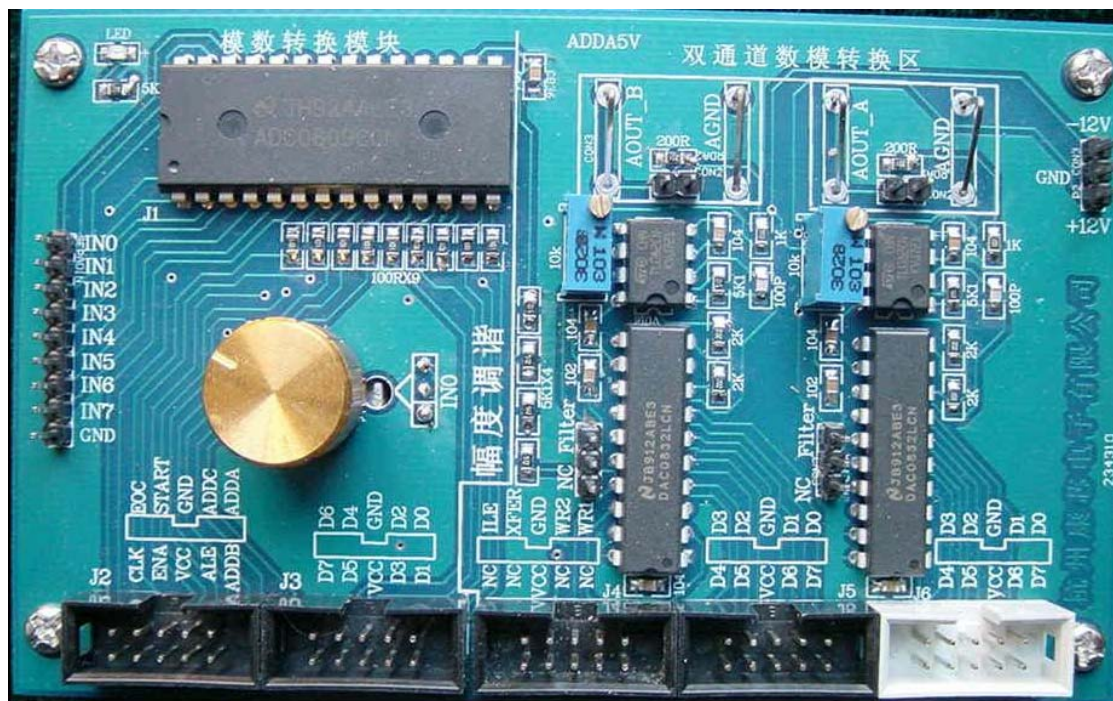


图F1-4 扩展模块B4



1.3 EDA实训项目标准扩展模块

二、扩展模块B6使用简述



图F1-5 扩展模块B6



1.3 EDA实训项目标准扩展模块

二、扩展模块B6使用简述

(1) ADC0809使用。

(2) 双通道DAC0832使用。



1.4 MIF文件生成器使用方法



图F2-1 打开“Mif_Maker2010”(设计者：杭州电子科技大学 曾毓 教授)



1.4 MIF文件生成器使用方法



图 F2-2 设定波形参数



1.4 MIF文件生成器使用方法

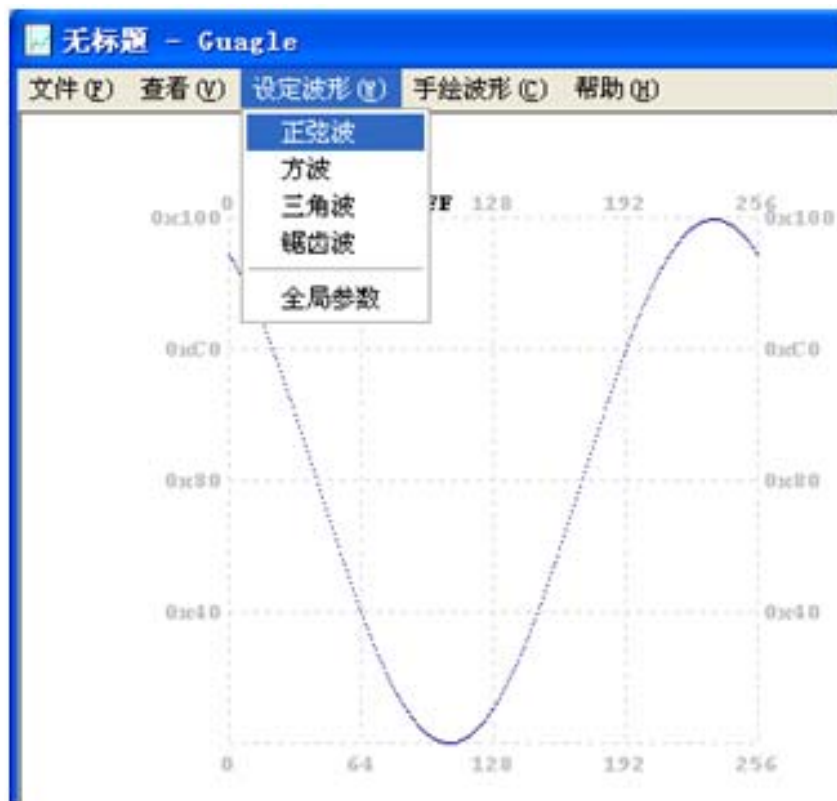


图 F2-3 选择波形类型

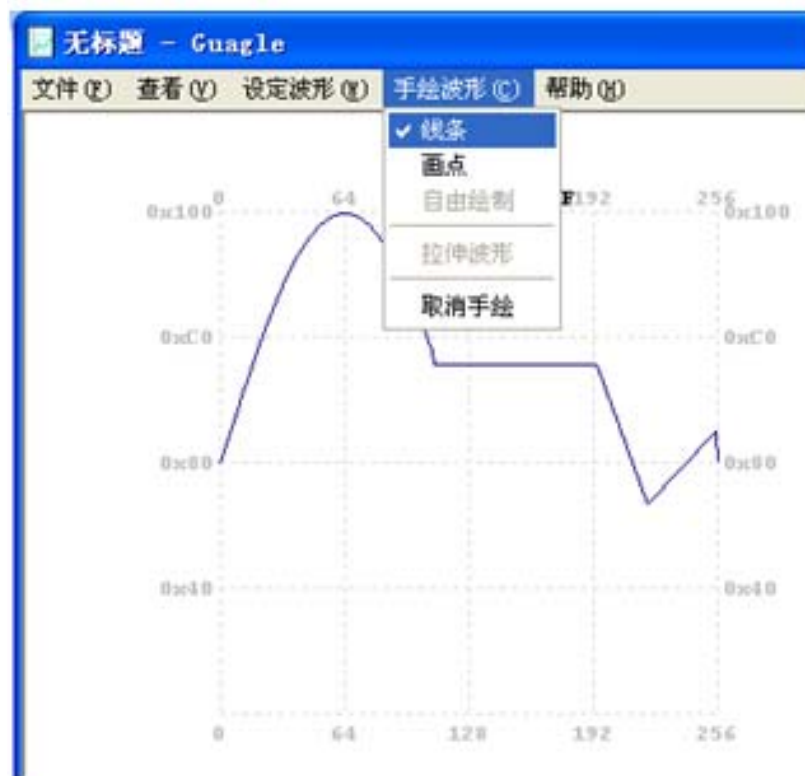


图 F2-4 手动编辑波形



1.4 MIF文件生成器使用方法

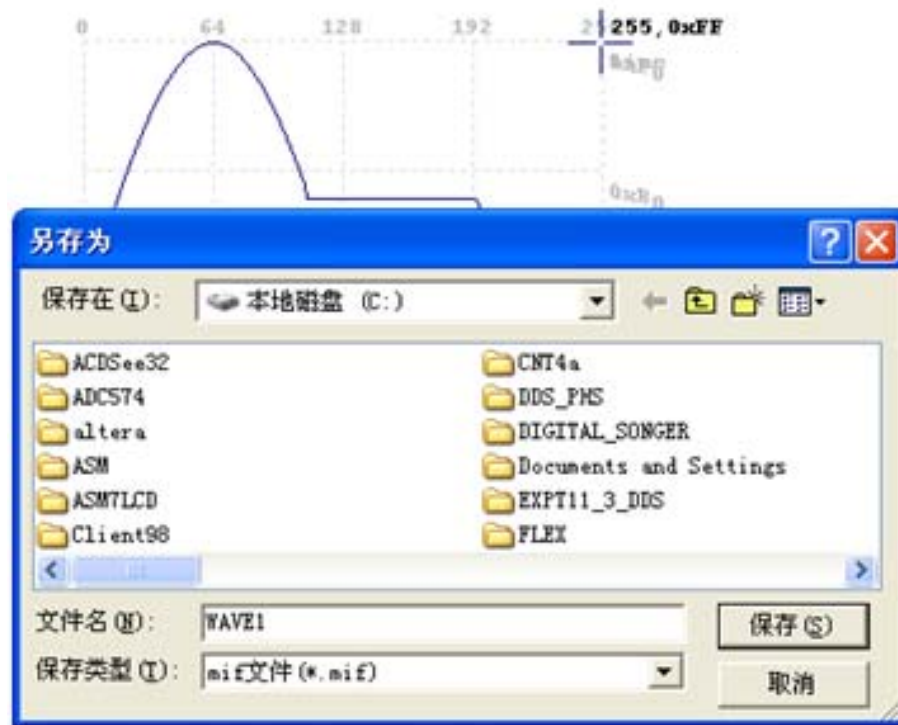


图 F2-5 存储波形文件



1.4 MIF文件生成器使用方法

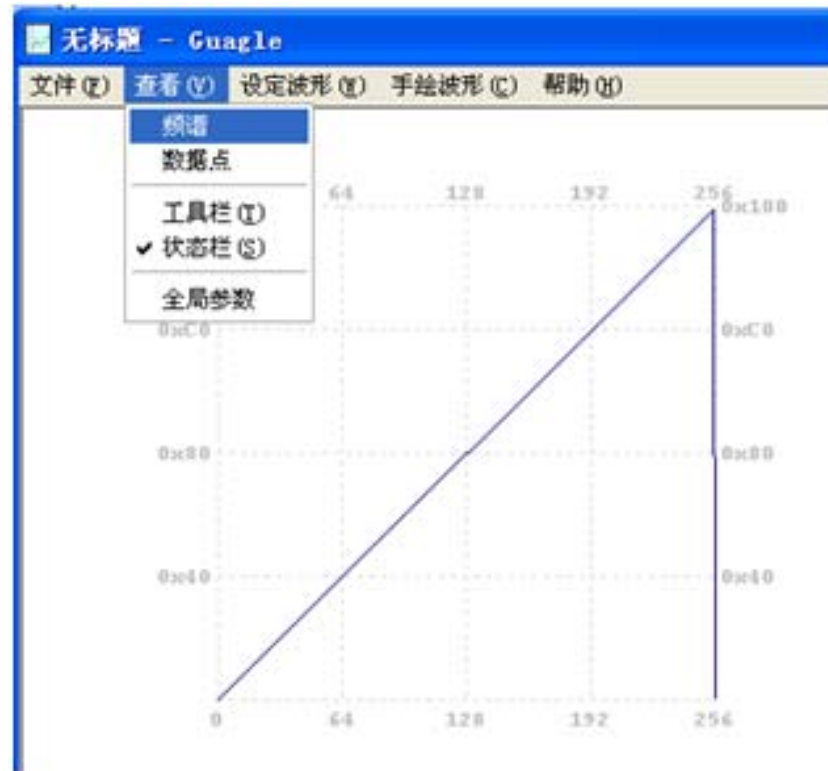


图 F2-6 选择频谱观察功能



1.4 MIF文件生成器使用方法

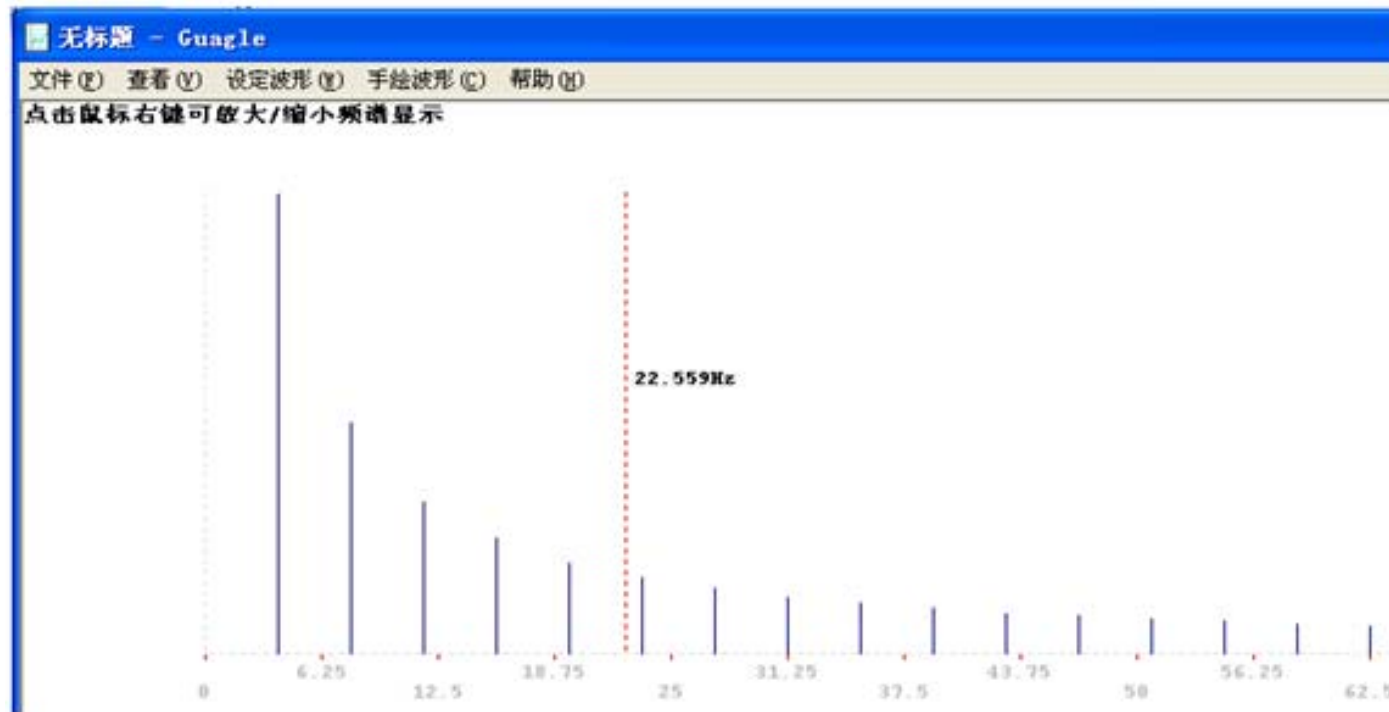


图 F2-7 锯齿波频谱